

Université BATNA 2
Faculté de technologie
Département Electronique
Master-1 : Microélectronique
Module : CCMOS
Durée: 1h:30

Plan du cours

1. Transistor MOSFET: principe, étude statique, étude dynamique et applications
2. Miroir de courant: principe, types et applications
3. Amplificateur différentiel : principe, étude statique, étude dynamique, CMRR et applications
4. Amplificateur de Tension: : principe, étude statique, étude dynamique et applications
5. Amplificateur de puissance Push-Pull: principe, étude statique, effet de distorsion et applications
6. Analyse d'un Amplificateur Opérationnel CMOS TL080.

Références:

1. Les blocs de base pour la conception des circuits intégrés, Ivan Thomas - mars 2006, Polytech Orléans.
2. <http://www.electronics-tutorial.net/Analog-CMOS-Design/>
3. R. Jacob Baker (2010). CMOS Circuit Design, Layout and Simulation (Third ed.). New York: Wiley-IEEE.
4. Paul R. Gray; Paul J. Hurst; Stephen H. Lewis; Robert G. Meyer (2001). Analysis and Design of Analog Integrated Circuits (Fourth ed.). New York: Wiley. p. 308–309. ISBN 0-471-32168-0.

N.B: L'étudiant voulant avoir plus de détails, peut consulter les ouvrages ou les sites données dans la bibliographie. En cas de difficulté, n'hésitez pas de me contacter par e-mail (supports de cours pdf et ppt), prière de me contacter par email: faycal.djeffal@univ-batna2.dz ou/- faycaldzdz@hotmail.com